

Seminar Invitation

AVNET® SILICA

REGISTRATION

[online](#)

I.MXRT : THE CONVERGENCE OF LOW POWER APPLICATIONS PROCESSORS AND HIGH PERFORMANCE MICROCONTROLLERS IS HERE

Avnet Silica et NXP sont heureux de vous inviter au séminaire «**i.MX RT and MCUXpresso hands-on training** ». Au cours de cette journée, vous aller découvrir une architecture innovante qui permet d'associer les performances d'un processeur d'application et la souplesse d'utilisation d'un microcontrôleur sans faire de compromis sur les aspects basse consommation, haut niveau d'intégration des périphériques, temps réel et prix très compétitif.

La famille **i.MX RT** dite « **Crossover Processors** » définit une nouvelle norme qui permet aux développeurs/concepteurs d'applications à base de Microcontrôleurs d'obtenir des performances supérieures tout en maintenant leur chaîne actuelle sans avoir à ajouter le temps, le coût ou la complexité du développement logiciel sous Linux ou d'autres systèmes d'exploitation de niveau supérieur.

Les ateliers proposés vous permettront de tester directement sur le kit d'évaluation **MIMXRT1050-EVK** les performances et les fonctionnalités principales de la **famille i.MX RT** et de son écosystème en utilisant la suite logiciel **MCUXpresso**.

N.B. :

Tous les participants devront apporter leur propre PC (standard x86, with 4GB RAM minimum, 1.5GB of available disk space - Microsoft® Windows 7, 8.1, 10 - 32-bit and 64-bit are supported) avec la dernière version de **MCUXpresso IDE** pré-installé ainsi que la suite **MCUXpresso Config Tools** (Windows package).

Vous pouvez télécharger ces logiciels d'après les liens ci-dessous :

www.nxp.com/mcuxpresso/ide

www.nxp.com/mcuxpresso/config



DATE & VENUE

Mardi 29 Mai 2018 à Lyon

Avnet EMG France SAS
Parc Club du Moulin a Vent Bat 10 - 33
rue du Dr. G. Levy
69693 Venissieux Cedex

SEMINAR FEE

free of charge

CONTACT

Silvere Mochet

E-mail : Silvere.Mochet@avnet.eu

Seminar Invitation

AVNET[®] SILICA

REGISTRATION

[online](#)

I.MXRT : THE CONVERGENCE OF LOW POWER APPLICATIONS PROCESSORS AND HIGH PERFORMANCE MICROCONTROLLERS IS HERE



AGENDA

- **8:30** Welcome and Registrations
- **9:00** **Introduction**
- **9:15** **NXP Portfolio at a glance**
 - Sensors : Motion, Pressure, Magnetic, other
 - Wireless : BLE, ZigBee, Thread, NFC,....
 - Analog : Power Management, Interface, Signal Chain, Audio,...
- **10:15** **NXP MCU/MPU Strategy**
- **10:45** Coffee break & demo desks
- **11:15** **i.MX RT overview – Around the core**
 - Block diagram, peripherals, security, Graphic
- **12:30** **Getting started with MCUXpresso SDK for i.MX RT105X**
- **13:00** Lunch
- **14:00** **LAB1 : Hello World Plus**
 - Run the application from different memory targets
 - Demonstrates Pin Tool for pin configuration of i.MXRT1050
- **15:00** Coffee break
- **15:15** **LAB2 : Graphics & PXP Hands-On Lab –**
 - Demo example to place a graphic image into SDRAM, and then configure the PXP to rotate, scale, chroma-key process and flip (mirror) the image.
- **15:45** End

DATE & VENUE

Mardi 29 Mai 2018 à Lyon

Avnet EMG France SAS
Parc Club du Moulin a Vent Bat 10 - 33
rue du Dr. G. Levy
69693 Venissieux Cedex

SEMINAR FEE

free of charge

CONTACT

Silvere Mochet
E-mail : Silvere.Mochet@avnet.eu