

Recruteur	PYXALIS
Lieu	MOIRANS (38) - Centr'Alp
Libellé de la fonction	Ingénieur(e) en développement numérique FPGA
Rapporte à	Responsable équipe développement systèmes

Catégorie	<input type="checkbox"/> Employé	Type de poste :	<input type="checkbox"/> 35 heures/ semaine	
	<input type="checkbox"/> ATAM		<input checked="" type="checkbox"/> CDI	<input checked="" type="checkbox"/> Forfait jour
	<input checked="" type="checkbox"/> Cadre		<input type="checkbox"/> CDD	

RAISON D'ETRE

Pyxalis est une société indépendante de 45 personnes spécialisée dans le développement et la vente de capteurs d'images innovants et de solutions de vision.

Après 12 ans d'existence, nous avons précisé notre orientation stratégique en adéquation avec les valeurs que nous portons centrées sur l'Humain et la Planète : au plus proche de nos clients, nous focalisons notre action sur 3 piliers marché principaux, la sécurité, la santé et la protection de l'environnement. Notre offre est la fois composée de produits réalisés à façon et d'autres disponibles sur étagères.

Elle recherche un(e) ingénieur(e) en conception de logique programmable pour venir renforcer l'équipe système de 4 personnes. Equipe dynamique et pluridisciplinaire (logiciel, électronique, mécanique, optique) qui est responsable de développer des moyens de tests et systèmes applicatifs tel que des démonstrateurs ou des caméras.

Vous aurez l'opportunité de travailler sur des missions innovantes, diverses et variées, allant de la conception de système systèmes applicatifs tel que des démonstrateurs ou des caméras, en passant par la conception de systèmes de caractérisation et de test, ou encore du prototypage de designs ASIC.

MISSIONS ROLES ET RESPONSABILITES

Le titulaire de la fonction est garant de la conception de circuits numériques sur cible FPGA.

Les missions de l'ingénieur(e) en développement numérique FPGA impliquent les principales responsabilités suivantes :

1. **Concevoir, implémenter, simuler et tester sur cible FPGA** un design numérique. Les étapes peuvent aller de la phase de spécification à la génération du code machine de configuration (bitstream).
2. **Définir et rédiger** (en anglais ou français) la documentation associée : spécification, rapport de conception, d'architecture, ...
3. Participer à **l'amélioration continue du métier** : scripts, mise en IP des blocs développés, ajout de nouvelles fonctionnalités. Cela passe notamment par une cohérence inter-projets (synergie) afin de favoriser la réutilisabilité des IPs développées, l'efficacité du développement et la sécurisation des engagements (coûts / plannings). La stratégie de développement sera définie avec le référent métier FPGA.
4. L'ingénieur(e) sera en mesure de participer à la réalisation **d'études de faisabilité**.

INTERLOCUTEURS PRIVILEGIÉS

- Responsables système et caractérisation
- Référent métier FPGA
- Characterisation Leader
- Chef de projet
- Design leaders
- Clients (internes et externes)

LATITUDES MANAGERIALES ET COMPORTEMENTALES

Prise de décision technique autonome dans le respect du contour projet : spécification, estimer et assurer les délais, maîtrise du risque technique, processus maximisant la réutilisation des développements déjà effectués.

Transversales :

- Esprit d'équipe
- Ecoute et satisfaction du client
- Devoir d'entreprendre et engagement pour réussir
- Amélioration continue

Spécifiques :

- Sens de l'organisation
- Réactivité
- Hauteur de vue
- Innovation / Créativité
- Esprit d'analyse et de synthèse
- Anticipation
- Formalisation de documents
- Efficacité
- Rigueur

EXPERIENCE PROFESSIONNELLE REQUISE

Environ 3 ans d'expérience dans le domaine du développement FPGA.

Une expérience dans le monde de l'imagerie ou de capteurs numériques rapides est un plus.

FORMATION REQUISE ET COMPETENCES SPECIFIQUES

Formation ingénieur ou bac + 5 en électronique, spécialisation en électronique numérique et logique programmable

Une parfaite maîtrise des outils de développement est requise (en particulier Xilinx Vivado). Une connaissance des spécificités associées aux familles 7-series et Ultrascale de Xilinx sont requises. Une connaissance des outils Intel (Altera) et des familles équivalentes est souhaitée.

Les connaissances pour la mise en œuvre de *soft-core* embarqué (type microblaze) et sa programmation en C associée sont requises.

La mise en œuvre de moyens de debug pour la vérification (analyseur logique intégré) est très fréquente et doit être maîtrisée.

Maîtrise d'un ou plusieurs simulateur logique (Modelsim, Incisive, ISE, Quartus, VCS, ...).

Maîtrise de base des outils informatiques en linux : ligne de commande, bash (scripting).

La gestion de version est assurée via GIT, une connaissance de base cet outil est souhaitée.

Maîtrise basique d'outils de laboratoire (alimentation, oscilloscope, multimètre), respect des bonnes pratiques anti-ESD.



Anglais technique courant à l'écrit comme à l'oral.